Комплект вопросов для экзамена
по дисциплине «Компьютерное проектирование принципиальных схем». 7 семестр.

1. Состав посадочного места на печатной плате.
2. Последовательность действий при создании посадочного места в Cadence OrCAD PCB Editor.
3. Принципы проектирования электронных схем с использованием САПР.
4. Основные этапы проектирования электронного аппаратного обеспечения в специализированных САПР.
5. Печатные платы. Конструкция, топология, основные элементы и составляющие.
6. Назначение схемы электрической принципиальной. Основные составляющие. УГО.
7. Разработка топологии печатной платы в Cadence OrCAD PCB Editor.
8. Основные этапы при создании аппаратного обеспечения цифрового прибора в пакете OrCAD.
9. Последовательность действий при создании проекта в Cadence OrCAD Capture.
10. Последовательность действий при создании посадочных мест и контактных площадок в Cadence OrCAD PCB Editor и Pad Designer.
11. Последовательность действий создании новых элементов в схемном редакторе Cadence OrCAD Capture.
12. Редактирование свойств элементов в схемном редакторе Cadence OrCAD Capture
13. Последовательность действий при создании проекта печатной платы в Cadence OrCAD PCB Editor.
14. Трассировка дорожек в в Cadence OrCAD PCB Editor.
15. Последовательность действий в редакторе норм проектирования печатных плат Cadence OrCad Constraint Manager
16. Последовательность действий при подготовке файлов для производства печатной платы в Cadence OrCAD PCB Editor.
17. Последовательность действий при подготовке проекта принципиальной схемы для редактора топологии печатных плат Cadence OrCAD PCBEditor.
18. Возможности редактора библиотек Cadence OrCAD Capture.
19. Инструменты схемного редактора Cadence OrCAD Capture.
20. Настройка проекта в в Cadence OrCAD Capture.
21. Последовательность действий при создании нового элемента в редакторе библиотек Cadence OrCAD Capture.
22. Файлы для производства печатной платы. Подготовка и состав.

23. Методология создания схемы электрической принципиальной в схемном редакторе Cadence OrCAD Capture.
24. Различия требований ГОСТ и иностранных стандартов при создании схемы электрической принципиальной.